

[19] 中华人民共和国国家知识产权局

[51] Int. Cl⁷

B23H 1/06

B23H 7/24 B23H 9/00

[12] 发明专利申请公开说明书

[21] 申请号 99816916.1

[43] 公开日 2002 年 9 月 4 日

[11] 公开号 CN 1367726A

[22] 申请日 1999.11.29 [21] 申请号 99816916.1

[30] 优先权

[32] 1999.9.30 [33] WO [31] PCT/JP99/05364

[86] 国际申请 PCT/JP99/06630 1999.11.29

[87] 国际公布 WO01/24961 日 2001.4.12

[85] 进入国家阶段日期 2002.3.25

[71] 申请人 三菱电机株式会社

地址 日本东京

[72] 发明人 后藤昭弘 毛吕俊夫

[74] 专利代理机构 上海专利商标事务所

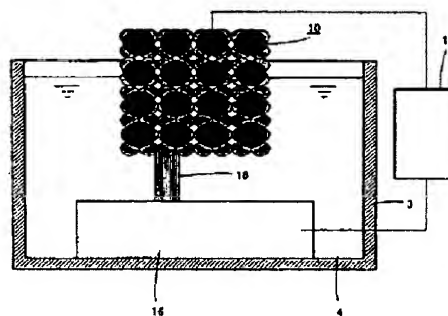
代理人 赵国华

权利要求书 2 页 说明书 9 页 附图页数 11 页

[54] 发明名称 放电表面处理用电极及其制造方法和放电表面处理方法

[57] 摘要

将为电气绝缘性硬质物质的 cBN 粉末(11)和为导电性物质的 Co 系合金粉末(12)混合放入冲压模具,通过压缩成型来形成放电表面处理用电极(10),利用放电表面处理用电源装置(17)在放电表面处理用电极(10)与被处理材料(16)之间产生放电,在被处理材料(16)上形成即便高温环境下也硬度高的 cBN 和 Co 系合金所构成的硬质被膜(20)。





权 利 要 求 书

1. 一种放电表面处理用电极，用于在电极与被处理材料之间产生放电、利用其能量在所述被处理材料表面形成硬质被膜的放电表面处理，其特征在于，

作为所述放电表面处理用电极材料，至少包含电气绝缘性硬质物质和导电性物质各一种。

2. 如权利要求 1 所述的放电表面处理用电极，其特征在于，所述硬质物质至少是 cBN、金刚石、 B_4C 、 Al_2O_3 、 Si_3N_4 和 SiC 其中之一。

3. 如权利要求 1 所述的放电表面处理用电极，其特征在于，所述导电性物质至少是 Ti、W、Mo、Zr、Ta、Cr 等形成硬质碳化物的金属其中之一或至少是 Co、Ni、Fe 等铁族金属其中之一。

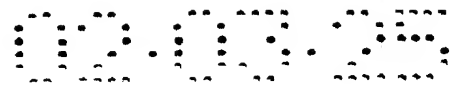
4. 一种放电表面处理用电极制造方法，该电极用于在电极与被处理材料之间产生放电、利用其能量在所述被处理材料表面形成硬质被膜的放电表面处理，其特征在于，

将电气绝缘性硬质物质的粉末与导电性物质的粉末混合，通过压缩成型来形成所述放电表面处理用电极。

5. 一种放电表面处理用电极制造方法，该电极用于在电极与被处理材料之间产生放电、利用其能量在所述被处理材料表面形成硬质被膜的放电表面处理，其特征在于，

将电气绝缘性硬质物质的粉末与导电性物质的粉末混合、压缩成型后，进行加热处理，形成所述放电表面处理用电极。

6. 如权利要求 5 所述的放电表面处理用电极制造方法，其特征在于，在所述放电表面处理用电极材料中加石蜡后压缩成型，按所述石蜡熔融温度以上、所述石蜡分解产生煤灰温度以下温度进行加热，通过蒸发除去所述石蜡



附图简要说明

图 1 是表示本发明实施形态 1 放电表面处理用电极及其制造方法概念的剖面图。

图 2 是表示本发明实施形态 1 放电表面处理方法的构成图。

图 3 是表示利用本发明实施形态 1 放电表面处理方法在被处理材料上形成被膜状态的说明图。

图 4 示出的是 cBN 其硬度相对于温度的变化。

图 5 是表示本发明实施形态 2 放电表面处理用电极制造方法概念的剖面图。

图 6 示出的是本发明实施形态 2 放电表面处理用电极压缩成型时与表面处理用电极材料混合的石蜡的蒸气压曲线例。

图 7 是表示本发明实施形态 3 放电表面处理用电极及其制造方法概念的剖面图。

图 8 是表示本发明实施形态 4 放电表面处理用电极制造方法的剖面图。

图 9 是表示本发明实施形态 5 放电表面处理方法的构成图。

图 10 是表示现有放电表面处理用电极和装置例的构成图。

图 11 示出的是碳化物其硬度相对于温度的变化。

实施发明的最佳方式

实施形态 1

图 1 是表示本发明实施形态 1 放电表面处理用电极及其制造方法概念的剖面图，图中，10 是放电表面处理用电极，11 是作为电气绝缘性硬质物质的 cBN 粉末，12 是作为导电性物质的 Co 系合金粉末，13 是模具的上冲头，14 是模具的下冲头，15 是模具的阴模，通过将 cBN 粉末 11 和 Co 系合金粉末 12 混合放入冲压模具，进行压缩成型，来形成放电表面处理用电极 10。

下面说明放电表面处理用电极 10 的制造方法。在利用放电表面处理在被处理材料上欲形成含 cBN 的被膜の場合，需要用 cBN 作为电极材料。但 cBN 为电气绝缘性，因而单体无法用作电极材料。而且，cBN 为硬质，因而无法利

00-000000

图 2 是表示本发明实施形态 1 放电表面处理方法的构成图，图 3 示出的是利用本发明实施形态 1 放电表面处理方法在被处理材料上形成硬质被膜的状态。图中，3 是加工槽，4 是加工液，10 是 cBN 和 Co 系合金构成的放电表面处理用电极，16 是被处理材料，17 是由直流电源、开关元件和控制电路等构成的放电表面处理用电源装置，18 是放电的电弧柱，19 是由放电的热量熔融移动至被处理材料一侧的放电表面处理用电极成分，20 是由 cBN 和 Co 系合金构成的硬质被膜。利用图 2 的放电表面处理用电源装置 17 在放电表面处理用电极 10 和被处理材料 16 之间产生放电。放电产生于作为放电表面处理用电极 10 的导电性粘接剂的 Co 系合金部分和被处理材料 16 之间。如图 3(a) 所示，放电表面处理用电极 10 靠放电热量熔融，并释放至极间，通过放电热量熔融并向被处理材料一侧移动的放电表面处理用电极成分 19 便附着于被处理材料 16，如图 3 (b) 所示，在被处理材料 16 上形成由 cBN 和 Co 系合金构成的硬质被膜 20。

- 5 -

cBN 为电气绝缘性，但需要混入导电性粘接剂，但进行加热处理的场合，粘接剂成分熔融致使电气传导改善，因而粘接剂的份量可相对较少。如实施形态 1 所示，仅靠压缩成型形成放电表面处理用电极的场合，最好将粘接剂的份量按重量比取为 50%左右，而压缩成型后进行加热处理的场合，粘接剂的份量按重量比取为百分之几至百分之几十也能获得可用作放电表面处理电极的电气传导。

图 5 示出的是通过将石蜡与电极材料混合来制造放电表面处理用电极的方法, 图中, 10 是放电表面处理用电极, 11 是 cBN 粉末, 12 是 Co 系合金粉末, 23 是链烷烃等石蜡, 24 是真空炉, 25 是高频线圈, 26 是真空环境。可通过将石蜡 23 混合到 cBN 粉末 11 和 Co 系合金粉末 12 的混合粉末中, 经压缩成型形成压粉体电极, 来显著提高成形特性。但石蜡 23 为电气绝缘性, 因而一旦大量残留于电极中, 电极的电阻便变大, 所以放电性变差。因此, 需要除去石蜡 23。图 5(a) 示出将混合有石蜡 23 的压粉体电极放入真空炉 24 中加热的状态, 在真空环境 26 内进行加热, 但也可在氢气、氩气等气体中加热。利用设置在真空炉 24 周围的高频线圈 25 对真空炉 24 中的压粉体电极进行高频加热。这时, 若加热温度过低不能除去石蜡 23, 而温度过高石蜡 23 就会成为煤灰, 电极纯度变差, 因而需要确保石蜡 23 在熔融温度以上、石蜡 23 分解成煤灰温度以下。图 6 中作为例子给出具有 250℃沸点的石蜡其蒸气压曲线。一旦将真空炉 24 的气压确保为石蜡 23 蒸气压以下, 便如图 5(b) 所示可蒸发除去石蜡 23, 获得由 cBN 和 Co 构成的放电表面处理用电极 10。不用石蜡场合需要将粘接剂材料取为硬度较低材料, 而使用石蜡场合则可将 TiN(氮化

Figure 1. The three types of the proposed model.

实施形态 3

图 7 是表示本发明实施形态 3 放电表面处理用电极及其制造方法概念的剖面图，图中，11 是为电气绝缘性硬质物质的 cBN 粉末，12a 是为导电性物质的 Co 被膜，13 是模具的上冲头，14 是模具的下冲头，15 是模具的阴模，27 是放电表面处理用电极。cBN 粉末 11 由 Co 被膜 12a 所覆盖，这种覆盖可利用蒸镀等很方便地进行。

一旦将这样由 Co 被膜 12a 所覆盖的 cBN 粉末 11 放入冲压模具进行压缩成型，便通过冲压压力使得 Co 被膜 12a 变形压接，来一体化为放电表面处理用电极。

用这种方法形成的放电表面处理用电极 27，与实施形态 1 和 2 中放电表面处理用电极 10 相比，可减少作为粘接剂的材料量。所以，若利用采用放电表面处理用电极 27 的放电表面处理，可提高被处理材料所形成的硬质被膜中 cBN 的比例，形成硬度更高的硬质被膜。

利用由 cBN 和 Co 构成的放电表面处理用电极的放电表面处理中, cBN 为电气绝缘性, 因而放电不会直接产生于 cBN, 放电产生于为导电性粘接剂的 Co, 利用该放电热能 cBN 与为粘接剂的 Co 一起移至被处理材料一侧, 形成被处理材料的硬质被膜。用本发明放电表面处理用电极 27 的放电表面处理中, 为放电表面处理用电极 27 电气绝缘性硬质物质的 cBN 粉末 11 由为导电性物质的 Co 被膜 12a 所覆盖, 因而放电表面处理用电极 27 的表面为完全导电性, 可产生稳定的放电。

另外，被 Co 被膜 12a 所覆盖的 cBN 粉末 11 其粒径，需要比放电表面处理时放电表面处理用电极 27 和被处理材料间的极间距离小，因而最好为 $10\mu\text{m}$ 以下量级。所以，cBN 需要为比其更小的粒径。另外，该 Co 被膜其厚度最好为 $1\sim 2\mu\text{m}$ 量级以下。这是由于当 Co 被膜变厚时粘接剂比例变大的缘故。但当 Co 被膜其厚度极其薄时，起不到作为粘接剂的作用，因而需要为某种程度以上的厚度。例如 cBN 粉末其粒径为 $5\mu\text{m}$ 场合，Co 被膜其厚度最好为 $1\mu\text{m}$ 左右。

00-09-20

只将被 Co 被膜 12a 所覆盖的 cBN 粉末 11 进行压缩成型，所成型的放电表面处理用电极 27 也有导电性，但 Co 被膜 12a 只是变形压接，因而强度较弱，在放电表面处理用电极 27 使用方面往往存在放电表面处理用电极损伤等问题。这种场合，通过对压缩成型的放电表面处理用电极进行加热处理来增加强度，而且还可提高导电性。如实施形态 2 所示，通过对 cBN 粉末和 Co 系合金粉末混合的粉末压缩成型后进行加热处理，也能获得同样效果，但电气绝缘性和导电性物质混合，因而为了增加电极强度需要达到 1300℃ 以上高温。而 cBN 从 1500℃ 左右晶体结构开始变化为 hBN（六方晶氮化硼），因而无法获得对 cBN 来说所需的性质。所以，对实施形态 2 这种 cBN 粉末和 Co 系合金粉末混合的粉末压缩成型后进行加热处理的方法中，很可能产生无法获得对于 cBN 来说所需性质这种问题。反之，本实施形态 4 方法即对被 Co 被膜 12a 所覆盖的 cBN 粉末压缩成型后进行加热处理的方法中，各粉末互相用为覆盖材料的金属材料连接，因而利用该金属材料部分的热传导通过例如 1200℃ 以下相对较低温度的加热处理可增加电极强度。所以，不会产生上面所述无法获得对 cBN 来说所需性质这种问题。

实施形态 5

- 8 -

说明书附图

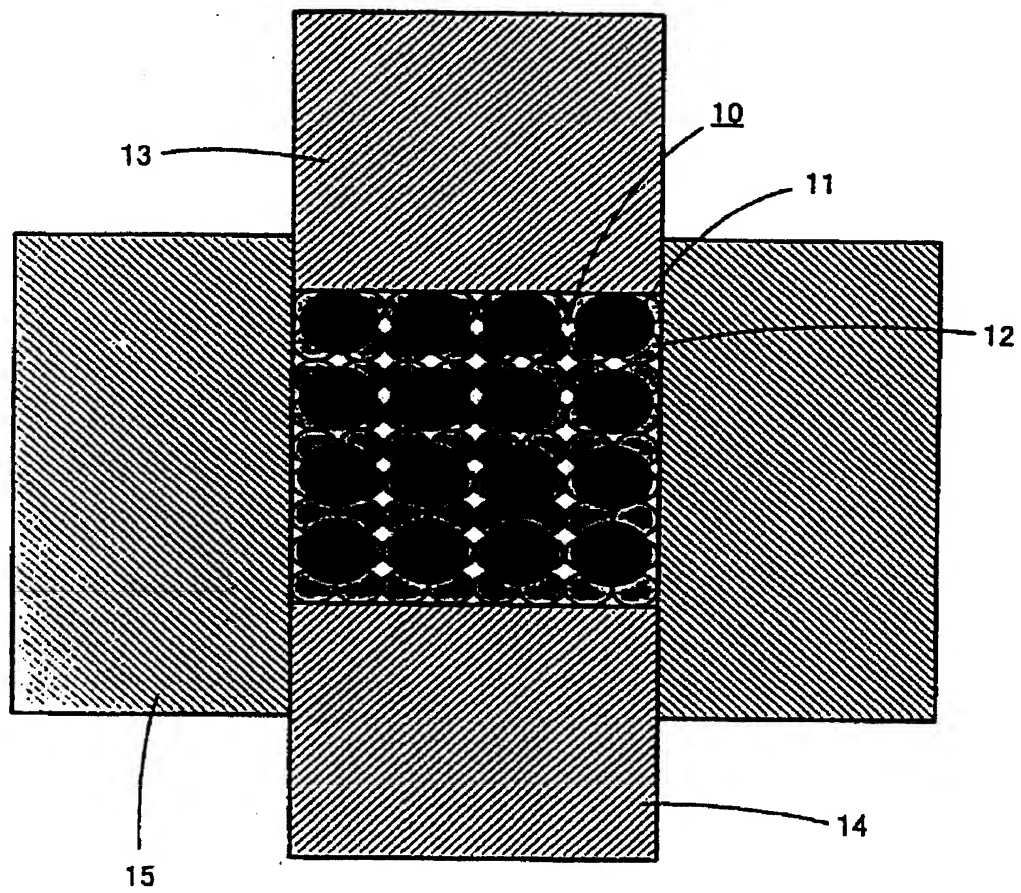


图 1

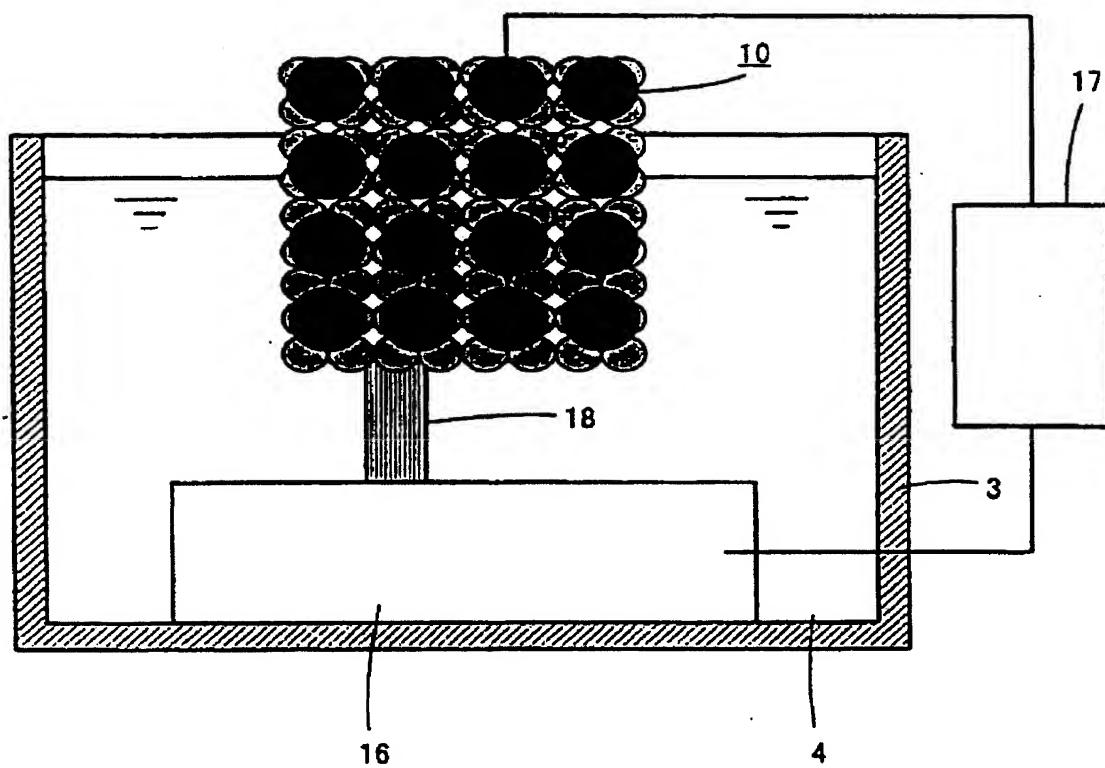


图 2

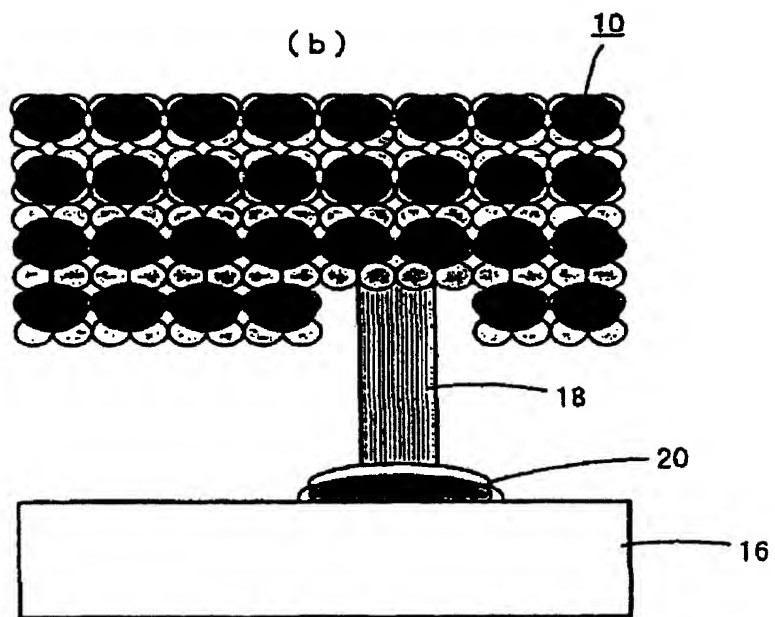
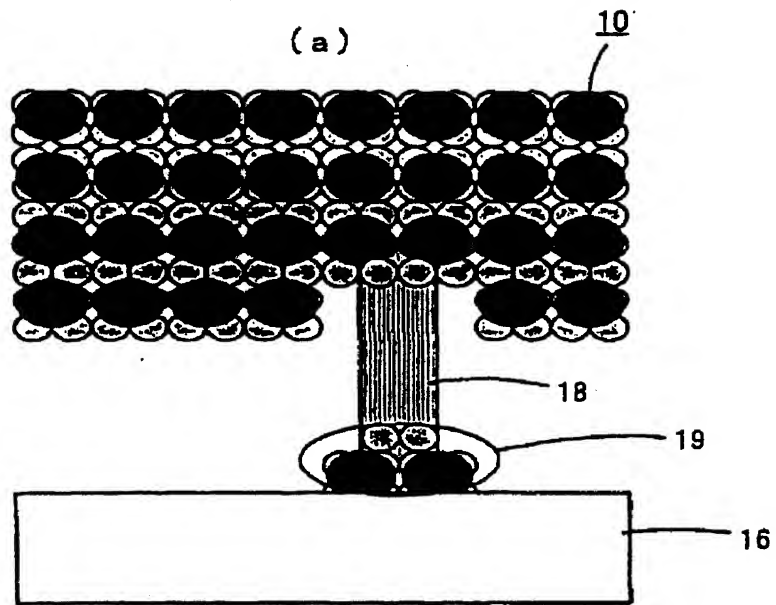


图 3

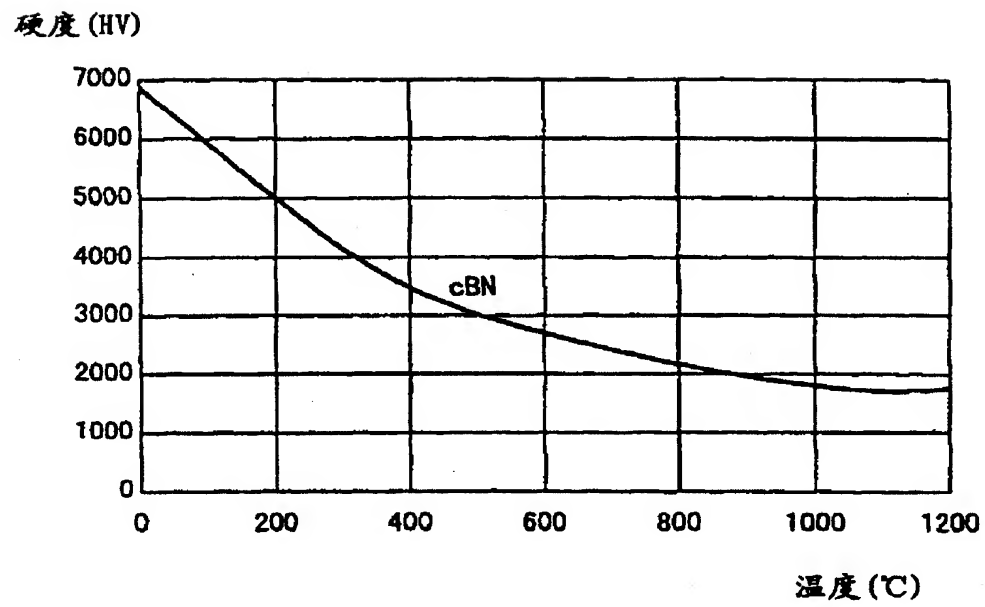


图 4

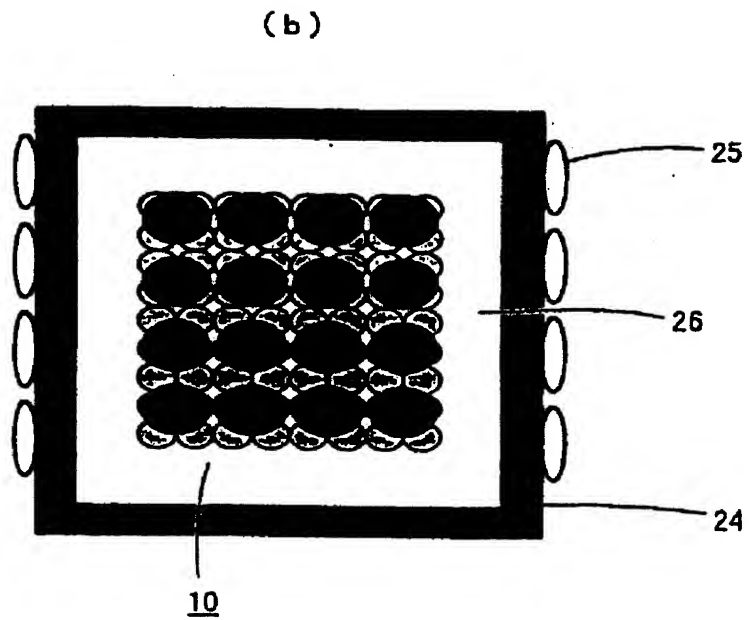
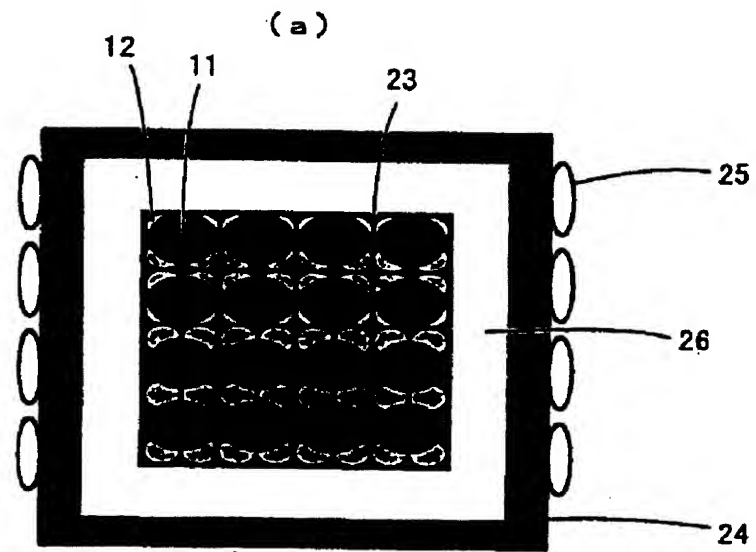


图 5

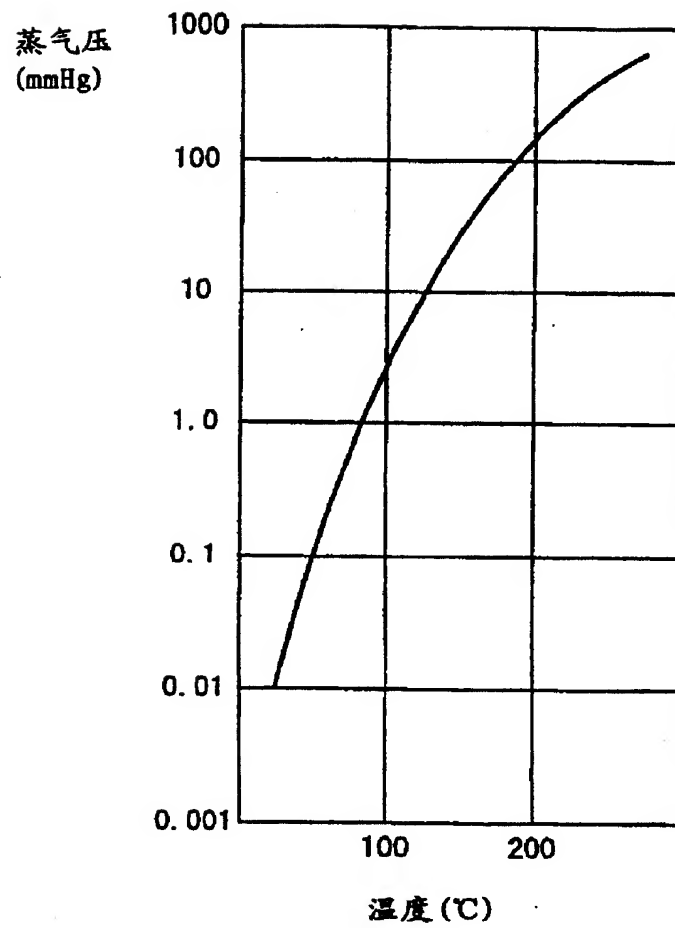


图 6

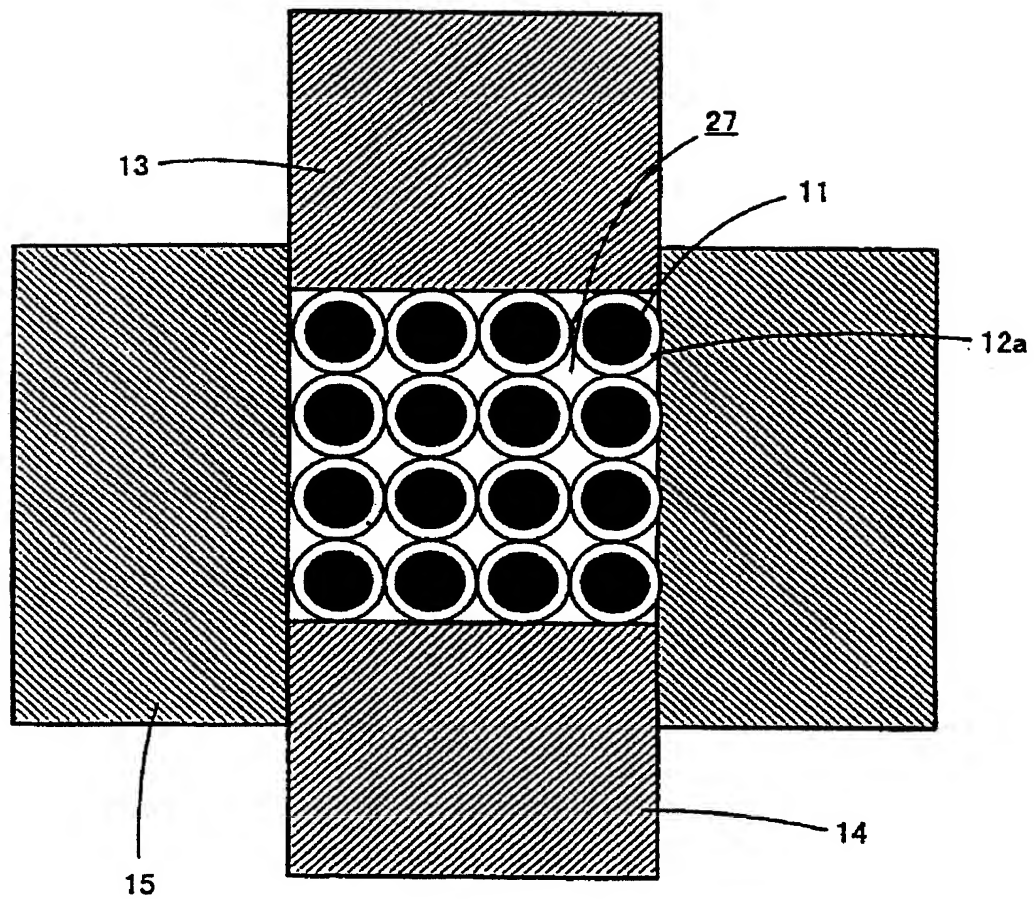


图 7

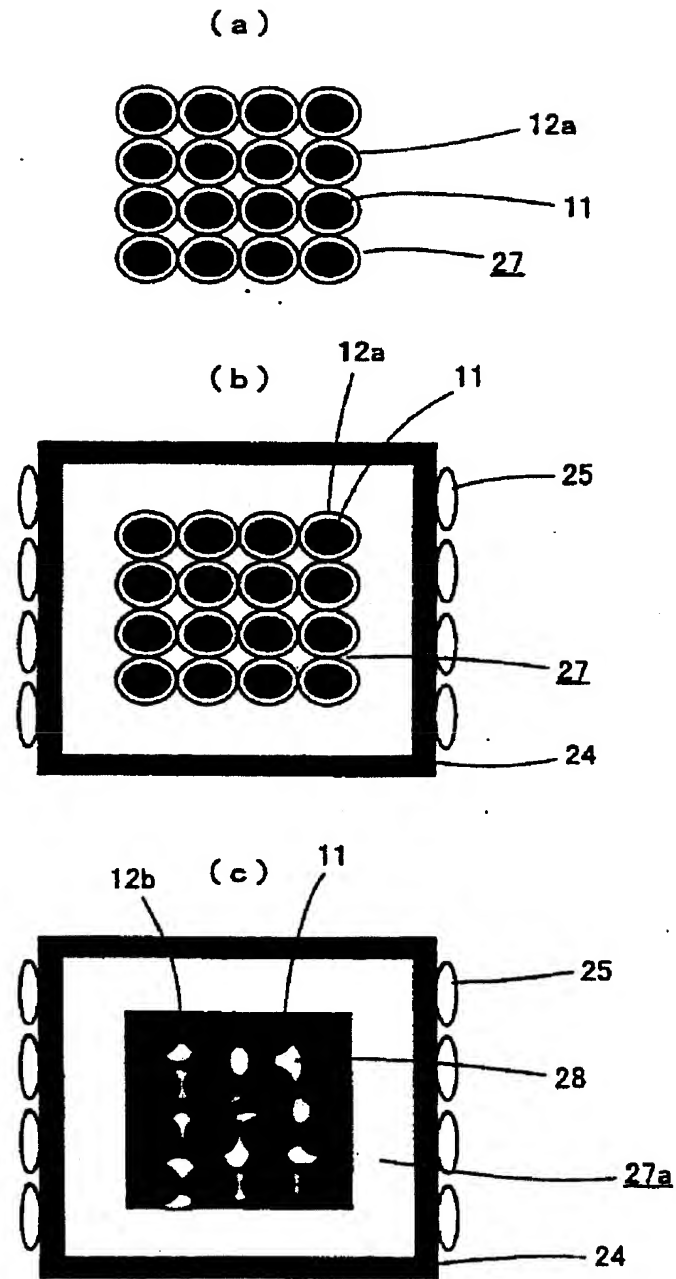


图 8

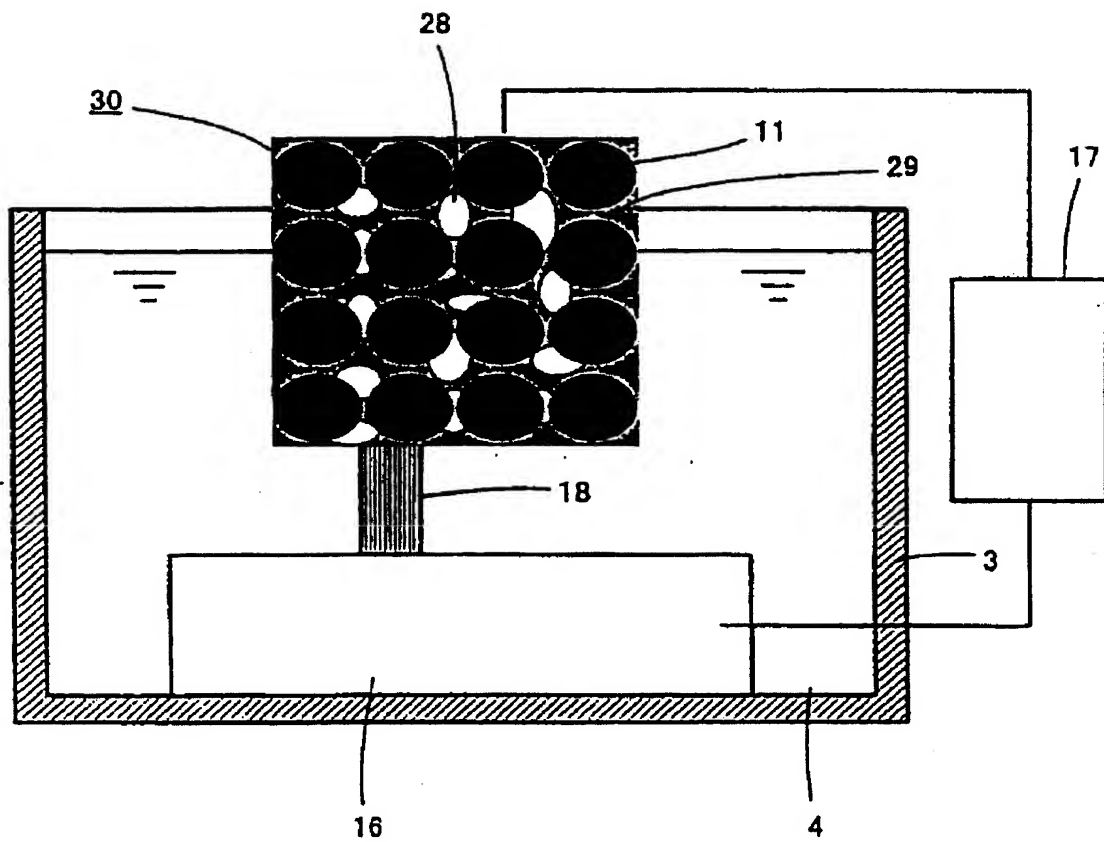


图 9

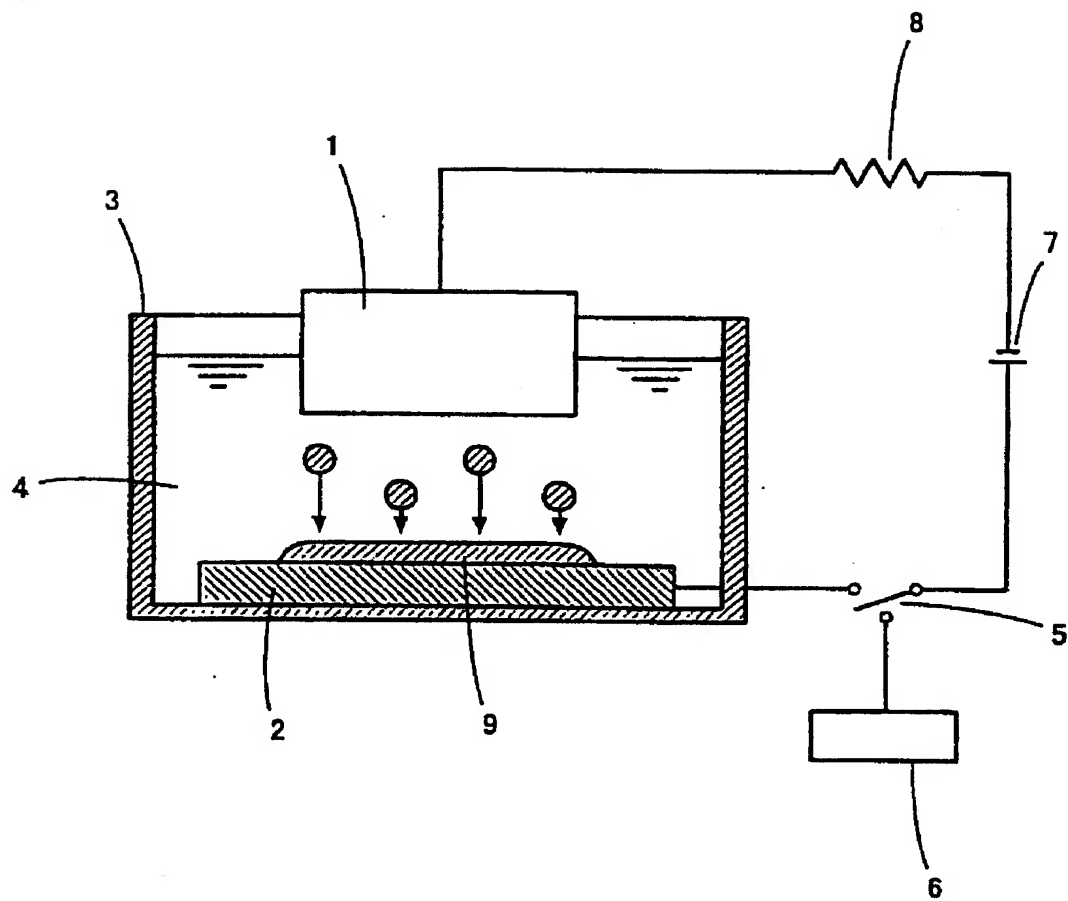


图 10

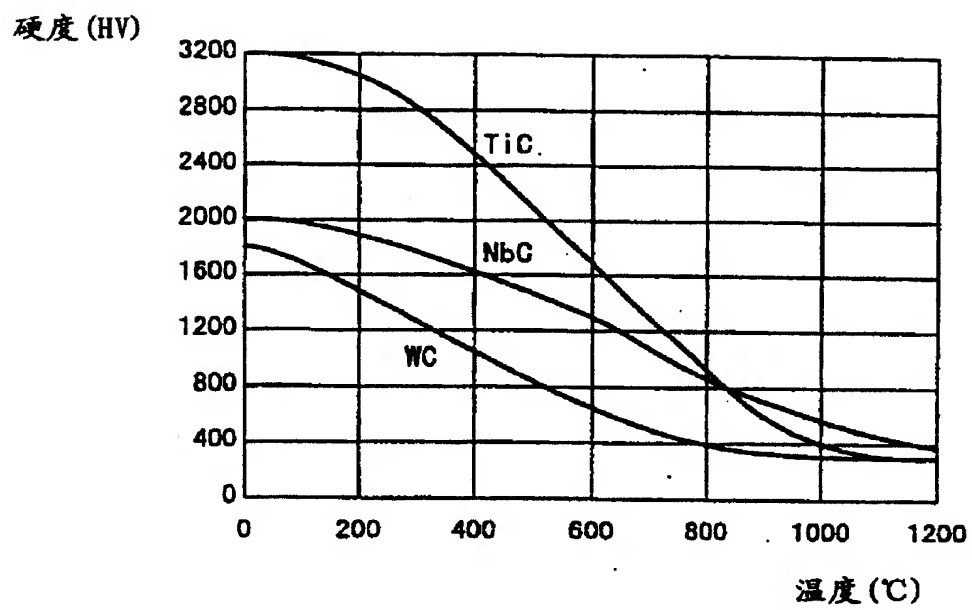


图 11